

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平10-336151

(43) 公開日 平成10年(1998)12月18日

(51) Int.Cl.<sup>6</sup>

識別記号

F I

H 0 4 J 13/04

H 0 4 J 13/00

G

H 0 4 B 1/26

H 0 4 B 1/26

H

H 0 4 L 27/34

H 0 4 L 27/18

Z

27/18

27/00

E

審査請求 未請求 請求項の数13 O L (全 19 頁)

(21) 出願番号

特願平9-145639

(22) 出願日

平成9年(1997)6月3日

(71) 出願人 000006013

三菱電機株式会社

東京都千代田区丸の内二丁目2番3号

(71) 出願人 392026693

エヌ・ティ・ティ移動通信網株式会社

東京都港区虎ノ門二丁目10番1号

(72) 発明者 岩根 靖

東京都千代田区丸の内二丁目2番3号 三

菱電機株式会社内

(72) 発明者 東 明洋

東京都港区虎ノ門二丁目10番1号 エヌ・

ティ・ティ移動通信網株式会社内

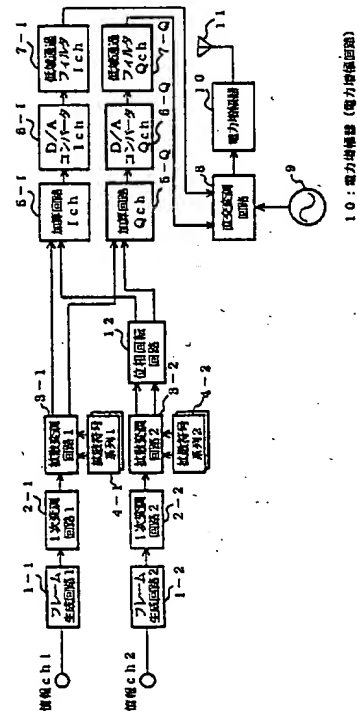
(74) 代理人 弁理士 田澤 博昭 (外1名)

(54) 【発明の名称】 CDMA通信方法およびCDMA通信装置

(57) 【要約】

【課題】 CDMA通信装置は、多重時にピーク電力が大きくなり、電力増幅器の効率が低下し、特に電池駆動の機器では使用時間が短くなる。また、飽和電力を高めるために大きな電力増幅回路が必要で、高価で、小型化にも不利であるという課題があった。

【解決手段】 チェネル数 $n$ の送信データをチェネル毎にそれぞれ異なる拡散符号により拡散変調し、この拡散変調出力信号の $I \cdot Q$ 座標上位置を $90^\circ / n$ ずつ回転させた後、その拡散変調出力信号を加算するように構成したものである。



## 【特許請求の範囲】

【請求項1】 チャネル数 $n$ の送信データをチャネル毎にそれぞれ異なる拡散符号により拡散変調し、この拡散変調出力信号を $I$ 成分と $Q$ 成分毎に加算し、この加算出力信号を直交変調後、電力増幅して送信するCDMA通信方法において、前記拡散変調出力信号の $I \cdot Q$ 座標上の位相位置を $90^\circ / n$ ずつ回転させることを特徴とするCDMA通信方法。

【請求項2】 チャネル数 $n$ の送信データをチャネル毎にそれぞれ異なる拡散符号により拡散変調し、この拡散変調出力信号を $I$ 成分と $Q$ 成分毎に加算し、この加算出力信号を直交変調後、電力増幅して送信するCDMA通信方法において、前記拡散変調出力信号を2以上のグループに分け、そのグループごとの出力信号の $I \cdot Q$ 座標上の位相位置を $90^\circ / \text{グループ数}$ ずつ回転させることを特徴とするCDMA通信方法。

【請求項3】  $90^\circ / n$ または $90^\circ / \text{グループ数}$ を任意に変更可能としたことを特徴とする請求項1または請求項2記載のCDMA通信方法。

【請求項4】 拡散変調出力信号は帯域制限後に直交変調することを特徴とする請求項1または請求項2記載のCDMA通信方法。

【請求項5】 チャネル数 $n$ の送信データをチャネル毎にそれぞれ異なる拡散符号により変調する拡散変調回路と、この拡散変調回路の出力信号を $I$ 成分と $Q$ 成分毎に加算する加算回路と、この加算回路の出力信号を直交変調する直交変調回路と、この直交変調回路の出力信号を増幅して送信する電力増幅回路とを有するCDMA通信装置において、前記拡散変調出力信号の $I \cdot Q$ 座標上の位相位置を $90^\circ / n$ ずつ回転させる位相回転回路を備えたことを特徴とするCDMA通信装置。

【請求項6】 チャネル数 $n$ の送信データをチャネル毎にそれぞれ異なる拡散符号により変調する拡散変調回路と、この拡散変調回路の拡散変調出力信号を $I$ 成分と $Q$ 成分毎に加算する加算回路と、この加算回路の出力信号を直交変調する直交変調回路と、この直交変調回路の出力信号を増幅して送信する電力増幅回路とを有するCDMA通信装置において、前記拡散変調出力信号を2以上のグループに分け、そのグループごとの出力信号の $I \cdot Q$ 座標上の位相位置を $90^\circ / \text{グループ数}$ ずつ回転させる位相回転回路を備えたことを特徴とするCDMA通信装置。

【請求項7】  $90^\circ / n$ または $90^\circ / \text{グループ数}$ を任意に変更可能とした位相回転回路を備えたことを特徴とする請求項5または請求項6記載のCDMA通信装置。

【請求項8】 拡散変調出力信号を2以上のグループに分け、そのグループごとの出力信号の $I \cdot Q$ 座標上の位相位置を $90^\circ / \text{グループ数}$ ずつ回転させる位相回転回路と、この位相回転回路の出力を加算する加算回路とを

備えたことを特徴とする請求項5または請求項6記載のCDMA通信装置。

【請求項9】 拡散変調出力信号を2以上のグループに分け、そのグループごとに加算する加算回路と、この加算回路の出力信号の $I \cdot Q$ 座標上の位相位置を $90^\circ / \text{グループ数}$ ずつ回転させる位相回転回路とを備えたことを特徴とする請求項5または請求項6記載のCDMA通信装置。

【請求項10】 拡散変調出力信号の帯域を制限する帯域制限回路を備えたことを特徴とする請求項1、2、5、6のうちのいずれか1項記載のCDMA通信装置。

【請求項11】 帯域制限回路を位相回転回路の入力側に設けたことを特徴とする請求項10記載のCDMA通信装置。

【請求項12】 帯域制限回路を位相回転回路の出力側に設けたことを特徴とする請求項10記載のCDMA通信装置。

【請求項13】 帯域制限回路を加算回路の出力側に設けたことを特徴とする請求項10記載のCDMA通信装置。

## 【発明の詳細な説明】

【0001】

【発明の属する技術分野】この発明は、チャネル数 $n$ の送信データをチャネル毎に異なる拡散符号により変調し、この拡散変調出力信号を $I$ 成分と $Q$ 成分毎に加算し、この加算出力信号を直交変調後、電力増幅して送信するCDMA (Code Division Multiple Access: 符号分割多元接続) 通信方法およびCDMA通信装置に関するものである。

【0002】

【従来の技術】図14は、例えば特開平7-312783号公報に示された従来のCDMA通信装置の送信系の構成を示すブロック図である。図において、101-1~101- $n$ は情報チャネル $ch1 \sim chn$ に対応したフレーム生成回路、102-1~102- $n$ は情報チャネル $ch1 \sim chn$ に対応した1次変調回路、103-1~103- $n$ は情報チャネル $ch1 \sim chn$ に対応した拡散変調回路、104-1~104- $n$ は情報チャネル $ch1 \sim chn$ に対応した拡散符号系列、105-I, 105-Qは直交変調の $Ich$  (In-phase ch),  $Qch$  (Quadrature-phase ch) に対応した加算回路、106-I, 106-Qは $Ich$ ,  $Qch$ に対応したD/Aコンバータ、107-I, 107-Qは $Ich$ ,  $Qch$ に対応したスムージングのための低域通過フィルタ (LPF)、108は直交変調回路、109は搬送波発振器、110は電力増幅器、111は送信アンテナである。

【0003】次に動作について説明する。情報 $ch1$ のデータは、フレーム生成回路101-1に入力され、予め決められたフォーマットに従ってフレーム化された

後、続く1次変調回路102-1において、1次変調が行われ、その出力は拡散変調回路103-1に入力されて拡散符号系列104-1を用いて拡散変調される。情報ch2～nについても、情報ch1と並列に同様の処理が行われ、それぞれ拡散された信号を得る。

【0004】なお、ここで拡散符号系列104-1～104-nには、互いに直交した符号系列もしくは相互相関値が小さくなる符号系列が適用される。拡散変調回路103-1～103-nの出力は多重化のために、各々のIch出力は加算回路105-Iへ、各々のQch出力は加算回路105-Qへ入力され、Ich、Qch毎の加算が行われる。

【0005】加算回路の入出力信号について図15を用いて補足説明する。図において、130-1～130-nは、拡散変調回路103-1～103-nの出力コンスタレーションをI・Q座標上にプロットしたもの、150は加算回路105-I、105-Qの出力コンスタレーションをI・Q座標上にプロットしたものである（(i) n=2の場合、(ii) n=3の場合）。ここでは、拡散変調後のコンスタレーションが0PSKと同等になる場合を示している（例えば、1次変調=0PSK、拡散変調=0PSKの場合）。

【0006】130-1～130-nに図示したように、拡散変調回路103-1～103-nの出力は、各々独立に、(I, Q) = (1, 1), (-1, 1), (-1, -1), (1, -1)の4点のいずれかをとる。これらのIch成分同士を加算回路105-Iで加算し、Qch成分同士を加算回路105-Qで加算する。その結果、加算回路105-I、105-Qの出力は最小値=-n～最大値=nのダイナミックレンジとなる。

【0007】具体例として、(i) n=2、すなわち2ch多重の場合には、Ich、Qchとも、1+1, -1+1, -1+(-1)の3通りの組み合わせがあり得るので、Ich、Qchの加算出力は各々2, 0, -2のいずれかの値をとる。従って、加算後は150-(i)として図に示したように、I・Q座標上で9点の

$$\begin{aligned} [\text{出力}] &= Ich \times \cos(\omega t) - Qch \times \sin(\omega t) \\ &= A \times \cos(\omega t + \phi) \end{aligned}$$

ただし、Ich = cos φ, Qch = sin φ

【0013】直交変調回路108の出力は、電力増幅器110によって、送信に必要とされる電力まで増幅され、アンテナ111より送信される。

【0014】電力増幅器110は、理想的には、入力信号に正確に比例増幅した信号を出力する。つまり完全に線形な動作を行う。しかし、実際には、送信機全体の低電力化を図るために、電力増幅器110の付加効率を高めようとすると、飽和に近い領域で使用することとなり、非線形特性となる。

【0015】図17は、電力増幅器110の一般的な入

コンスタレーション・ポイントとなる。

【0008】例えば、今、拡散変調回路103-1の出力が(I, Q) = (1, 1) [130-1中の黒く塗りつぶした点]、拡散変調回路103-2の出力が(I, Q) = (1, 1) [130-2中の黒く塗りつぶした点]とすると、加算後は、(I, Q) = (2, 2) [150-(i)中の黒く塗りつぶした点]となる。

【0009】また、(ii) n=3、すなわち3ch多重の場合には、同様に、加算出力として3 [=1+1+1], 1 [= -1+1+1], -1 [= -1+(-1)+1], -3 [= -1+(-1)+(-1)]の4通りの値をとる。従って、加算後は150-(ii)として図に示したように、I・Q座標上で16点のコンスタレーション・ポイントとなる。

【0010】例えば、今、拡散変調回路103-1の出力が(I, Q) = (1, 1) [130-1中の黒く塗りつぶした点]、拡散変調回路103-2の出力が(I, Q) = (1, 1) [130-2中の黒く塗りつぶした点]、拡散変調回路103-nの出力が(I, Q) = (1, 1) [130-n中の黒く塗りつぶした点]とすると、加算後は、(I, Q) = (3, 3) [150-(i)中の黒く塗りつぶした点]となる。

【0011】加算回路105-I、105-Qの出力は、D/Aコンバータ106-I、106-Qでアナログ信号に変換され、LPF107-I、107-Qでスムージングされた後、直交変調回路108に入力される。図16に直交変調回路108のブロック図を示す。この直交変調回路108では、搬送波発振回路109の出力を受けて、90°移相器113を用いて90°位相の異なる（即ち互いに直交した）2つの搬送波を生成する。そして、LPF107-Iの出力(Ich)と90°移相器113の出力を乗算回路112iで掛け合わせ、LPF107-Qの出力(Qch)と搬送波発振回路109の出力を乗算回路112qで掛け合わせ、これらの出力を加算回路114で加算し、出力する。数式で表現すると、次式ようになる。

【0012】

出力特性・通過位相特性・効率特性を示す。出力が大きいほど効率はよいが、飽和によりゲインが抑圧され、さらに通過位相量も大きくなって、非線形性が強くなる。

【0016】また、図18は、電力増幅器110が非線形の場合の入力と出力の周波数スペクトルを示す。非線形性によって相互変調を生じるため、図に示したように、スペクトルが広がり、隣接する周波数チャネル上への不要輻射成分が発生する。この隣接チャネル漏洩電力は、隣接チャネルへの干渉となるため、通常、システムにて上限値が規格化されており、その範囲内に収める必要がある。従って、効率と非線形性にはトレードオフが

生じる。電池駆動の携帯端末の場合には特に効率が重要であるため、いかに効率を犠牲にせずに非線形性の影響を小さくするかが大きなポイントとなる。

【0017】以上図14から図18を用いて説明した従来装置では、多重化した場合、平均電力の2乗でピーク電力が増大する。先に述べた2多重の場合には、平均電力は多重化しない場合の2倍であるのに比べ、ピーク電力は4倍になる。また、3多重では、平均電力が3倍であるのに対し、ピーク電力は9倍にもなる。このため、多重化しない場合に比べて電力増幅回路の飽和による非線形性の影響を顕著に受けることになる。従って、隣接チャネル漏洩電力を規定内に抑えるためには、電力増幅回路の動作点として、飽和電力からのバックオフを大きくとる必要があり、多重しない場合よりも効率が低下する。さらに、同じ平均電力であっても、飽和点を高めるために、より大きな容量の電力増幅回路が必要になる。

【0018】そこで、多重化した場合のピーク電力を抑える従来装置として、例えば加算後に振幅制限回路を設けてダイナミックレンジを縮小化する技術が提案されている。図19はこの振幅制限回路を適用した構成を示すブロック図である。図において、115は加算回路105-1、105-Qの出力を入力して振幅制限を施した信号を出力する振幅制限回路である。この振幅制限回路115は、加算後の振幅が大きい場合に、これを制限するかあるいは減衰係数を乗算して圧縮しダイナミックレンジを小さくするように動作する。なお、他の構成は前記図14に示す従来装置と同じであるから同一部分には同一符号を付して重複説明を省略する。

【0019】次に動作について説明する。この従来装置によれば、確かに振幅制限回路115により、電力増幅器110への入力信号のダイナミックレンジは小さくなる。しかしながら、この振幅制限回路115の動作は電力増幅器110の入出力特性の飽和と等価であるから、振幅制限回路115の出力にてすでにスペクトルが広がっており、振幅制限回路115と電力増幅器110の間に帯域制限フィルタを設けない限り、隣接チャネル漏洩電力の規格を満足することは難しい。また、線形加算して多重化した信号に振幅制限という非線形操作を加えるため、受信側において自己符号系列との相関検出を行って自己符号を復調する際に、相関特性の劣化を生じ、ビット誤り率特性が劣化する。

【0020】

【発明が解決しようとする課題】従来のCDMA通信装置は以上のように構成されているので、多重時にピーク電力が大きくなり、電力増幅器の効率が低下し、特に電池駆動の機器では使用時間が短くなり、同時に、飽和電力を高めるために大きな容量の電力増幅回路が必要で、高価で、小型化にも不利であるという課題があった。

【0021】また、加算後に振幅制限する振幅制限回路を設けた従来装置では、帯域制限フィルタ無しに隣接チ

ャネル漏洩電力を抑止することはできないとともに、受信特性が劣化するなどの課題があった。

【0022】この発明は上記のような課題を解消するためになされたもので、システム性能の劣化無しに、多重化時のピーク電力を低減して非線形性の影響を小さくし、電力増幅の効率を高めることのできるCDMA通信方法およびCDMA通信装置を提供することを目的とする。

【0023】

【課題を解決するための手段】請求項1記載の発明に係るCDMA通信方法は、チャネル数 $n$ の送信データをチャネル毎にそれぞれ異なる拡散符号により拡散変調し、この拡散変調出力信号の $I \cdot Q$ 座標上の位相位置を $90^\circ / n$ ずつ回転させるものである。

【0024】請求項2記載の発明に係るCDMA通信方法は、チャネル数 $n$ の送信データをチャネル毎にそれぞれ異なる拡散符号により拡散変調し、この拡散変調出力信号を2以上のグループに分け、そのグループごとの出力信号の $I \cdot Q$ 座標上の位相位置を $90^\circ / \text{グループ数}$ ずつ回転させるものである。

【0025】請求項3記載の発明に係るCDMA通信方法は、 $90^\circ / n$ または $90^\circ / \text{グループ数}$ を任意に変更可能としたものである。

【0026】請求項4記載の発明に係るCDMA通信方法は、拡散変調出力信号を帯域制限後に直交変調するものである。

【0027】請求項5記載の発明に係るCDMA通信装置は、チャネル数 $n$ の送信データをチャネル毎にそれぞれ異なる拡散符号により変調する拡散変調回路と、この拡散変調回路の拡散変調出力信号の $I \cdot Q$ 座標上の位相位置を $90^\circ / n$ ずつ回転させる位相回転回路を備えたものである。

【0028】請求項6記載の発明に係るCDMA通信装置は、チャネル数 $n$ の送信データをチャネル毎にそれぞれ異なる拡散符号により変調する拡散変調回路と、この拡散変調回路の拡散変調出力信号を2以上のグループに分け、そのグループごとの出力信号の $I \cdot Q$ 座標上の位相位置を $90^\circ / \text{グループ数}$ ずつ回転させる位相回転回路を備えたものである。

【0029】請求項7記載の発明に係るCDMA通信装置は、 $90^\circ / n$ または $90^\circ / \text{グループ数}$ を任意に変更可能とした位相回転回路を備えたものである。

【0030】請求項8記載の発明に係るCDMA通信装置は、拡散変調出力信号を2以上のグループに分け、そのグループごとの出力信号の $I \cdot Q$ 座標上の位相位置を $90^\circ / \text{グループ数}$ ずつ回転させる位相回転回路と、この位相回転回路の出力信号を加算する加算回路とを備えたものである。

【0031】請求項9記載の発明に係るCDMA通信装置は、拡散変調出力信号を2以上のグループに分け、そ

のグループごとに加算する加算回路と、この加算回路の出力信号のI・Q座標上の位相位置を $90^\circ$ /グループ数ずつ回転させる位相回転回路とを備えたものである。

【0032】請求項10記載の発明に係るCDMA通信装置は、拡散変調出力信号の帯域を制限する帯域制限回路を備えたものである。

【0033】請求項11記載の発明に係るCDMA通信装置は、帯域制限回路を位相回転回路の入力側に設けたものである。

【0034】請求項12記載の発明に係るCDMA通信装置は、帯域制限回路を位相回転回路の出力側に設けたものである。

【0035】請求項13記載の発明に係るCDMA通信装置は、帯域制限回路を加算回路の出力側に設けたものである。

【0036】

【発明の実施の形態】

実施の形態1. 図1はこの発明の実施の形態1によるCDMA通信装置の構成を示すブロック図である。図において、1-1、1-2は情報チャンネルch1、ch2に対応したフレーム生成回路、2-1、2-2は情報チャンネルch1、ch2に対応した1次変調回路、3-1、3-2は情報チャンネルch1、ch2に対応した拡散変調回路、4-1、4-2は情報チャンネルch1、ch2に対応した拡散符号系列、5-I、5-Qは直交変調のIch(In-phase ch)、Qch(Quadrature-phase ch)に対応した加算回路、6-I、6-QはIch、Qchに対応したD/Aコンバータ、7-I、7-QはIch、Qchに対応したスムージングのための低域通過フィルタ(LPF)、8は直交変調回路、9は搬送波発振器、10は電力増幅器(電力増幅回路)、11は送信アンテナ、12は拡散変調回路3-2の出力信号のI・Q座標上の位相位置を $90^\circ/n$ (n:チャンネル数)ずつ回転させる位相回転回路であり、図示例は $90^\circ/2=45^\circ$ 、つまり $45^\circ$ 回転させるものである。

【0037】図2は位相回転回路12の構成を示すブロック図である。図において、17、19は拡散変調回路3-2の出力Ikに係数 $\cos \theta_k$ 、係数 $\sin \theta_k$ を乗算する乗算回路、18、20は拡散変調回路3-2の出力Qkに係数 $\cos \theta_k$ 、係数 $\sin \theta_k$ を乗算する乗算回路、21は乗算回路17、18の出力信号を減算して、出力信号Ik'を得る減算回路、22は乗算回路19、20の出力を加算して、出力信号Qk'を得る加算回路である。

【0038】つまり、位相回転回路12は拡散変調回路3-2の出力に対して、図3(a)に示すように、白丸位置から黒丸位置へ各情報ch独立に所定量、図示例では角度 $\theta_k$ の位相回転(I・Q座標上の位相オフセット)を施す。数式では次のように表現される。

【0039】

$$Ik' = Ik \times \cos(\theta_k) - Qk \times \sin(\theta_k)$$

$$Qk' = Ik \times \sin(\theta_k) + Qk \times \cos(\theta_k)$$

【0040】ここで、Ik、Qkは拡散変調回路3-k(図示例では3-2)の出力、 $\theta_k$ は情報chk(図示例では情報ch2)に与える位相回転(オフセット)量、Ik'、Qk'は位相回転回路12の出力であり、 $k=1, 2, \dots, n$ である。なお、この操作は、図3(b)、(c)に示すようにIQ座標軸を回転させることと解釈してもよい。

【0041】図2に示した位相回転回路12は、まさにこの数式を実現する構成となっており、入力Ik、Qkと係数 $\cos(\theta_k)$ 、係数 $\sin(\theta_k)$ を上式に従って乗算・加算し、Ik'、Qk'を出力する。

【0042】図4は上記のように、拡散変調回路3-1、3-2の拡散変調出力信号のI・Q座標上の位相位置を $90^\circ/n$ (n:チャンネル数)ずつ回転させた後加算することにより得られる効果の原理を説明する。図4(a)に示すように絶対値(長さ)の同じ(Aとする)2つのベクトルを加算合成する場合、2つのベクトルの角度が同じであると、合成ベクトルの絶対値(長さ)は元の2倍になる(2A)。これに対し、図4(b)に示すように2つのベクトルの角度がゆだけずれている場合には、合成ベクトルの絶対値(長さ)は $2A \times \cos \psi$ となり、元の2倍(2A)よりも小さくなる。

【0043】従って、加算前に上記位相回転回路12で位相回転を行ってコンスタレーションの角度をずらすことにより、角度にずれがない従来装置に比べて、ピーク電力(=ベクトルの長さの2乗)を低減することができる。

【0044】このことは、図5に示す従来装置と実施の形態1による装置における2チャンネルの加算状態の対比テーブルから明らかなように、平均電力は4.00と両者は同じであるが、ピーク電力は従来装置が図5(a)に示すように8.00であるのに対し、実施の形態1の装置では図5(b)に示すように6.83と小さい。

【0045】また、I・Q座標上における拡散変調出力信号の位相位置は図6(a)に示す従来装置の場合に比べ、図6(b)に示すように実施の形態1の装置では原点を中心にしてほぼ円弧状に均等に分散されている。

【0046】以上のように、この実施の形態1によれば、加算回路5-I、5-Qの出力、つまり電力増幅器10の入力のピーク電力を低減することが出来るので、電力増幅器10の非線形性の影響を受け難くなり、電力増幅器10の動作点をより飽和に近づけて効率よく増幅することが可能となる。この結果、従来装置と同じ効率とすれば、隣接チャンネル漏洩電力を少なくできる。

【0047】また、各chの拡散符号として互いに直交した符号系列を用いれば、位相回転後にもchおよびIQ間の干渉は生じず、しかも従来装置の振幅制限のよう

な非線形操作を伴わないため、受信特性は劣化しない。

【0048】実施の形態2。図7はこの発明の実施の形態2によるCDMA通信装置の構成を示すブロック図である。この実施の形態2では入力データが3チャンネルの場合を示している。図において、1-1~1-nは情報チャンネルch1~chnに対応したフレーム生成回路、2-1~2-nは情報チャンネルch1~chnに対応した1次変調回路、3-1~3-nは情報チャンネルch1~chnに対応した拡散変調回路、4-1~4-nは情報チャンネルch1~chnに対応した拡散符号系列、13-1~13-nは拡散変調回路3-1~3-nの出力信号のI・Q座標上位置を $90^\circ/n$ （n：チャンネル数）ずつ回転させる位相回転回路である。他の構成は前記図1に示す実施の形態1の装置構成と同じであるから同一部分には同一符号を付して重複説明を省略する。

【0049】次に動作について説明する。各入力データはそれぞれフレーム生成回路1-1~1-n、1次変調回路2-1~2-n、拡散変調回路3-1~3-nまでは前記図1に示す実施の形態1と同様の動作を行う。次いで、拡散変調回路3-1の拡散変調出力信号は位相回転回路13-1で $90^\circ/1$ 、拡散変調回路3-2の拡散変調出力信号は位相回転回路13-2で $90^\circ/2$ 、拡散変調回路3-nの拡散変調出力信号は位相回転回路13-nで $90^\circ/n$ それぞれI・Q座標上の位相位置が回転された後、I成分は加算回路5-Iで、Q成分は加算回路5-Qで加算するもので、以後の動作は前記実施の形態1と同様である。

【0050】以上のように、この実施の形態2によれば、図8（a）に示すように、従来装置のように、各拡散変調回路3-1~3-nの拡散変調出力信号を単に加算すると、ピーク電力は18.00となるのに対し、実施の形態2に示すように、各拡散変調回路3-1~3-nの出力信号をI・Q座標上で $90^\circ/n$ ずつ位相回転させた後加算すると、図8（b）に示すように、ピーク電力は14.9282と従来装置の場合より小さくなり、前記実施の形態1と同様の効果が得られる。なお、平均電力は両装置とも6.0で同じである。

【0051】実施の形態3。図9は入力データがnチャンネル（図示例は6チャンネル）の場合の実施の形態3によるCDMA通信装置の構成を示すブロック図であり、拡散変調回路3-1と3-2、3-3と3-4、3-5と3-6をそれぞれ第1組、第2組、第3組としてグループ分けし、拡散変調回路3-3と3-4の出力側に $30^\circ$ 位相回転回路14-1、14-2を設け、拡散変調回路3-5と3-6の出力側に $60^\circ$ 位相回転回路14-3、14-4を設け、拡散変調回路3-1と3-2の出力信号、 $30^\circ$ 位相回転回路14-1と14-2の出力信号、 $60^\circ$ 位相回転回路14-3と14-4の出力信号のI成分を加算回路5-Iで、Q成分を加算回路5-Qで加算するものである。他の構成動作は、前記実施の

形態1、実施の形態2と同様であり、同一の効果が得られるので、重複説明を省略する。

【0052】実施の形態4。図10は入力データがnチャンネル（図示例は6チャンネル）の場合の実施の形態4によるCDMA通信装置の構成を示すブロック図であり、拡散変調回路3-1と3-2、3-3と3-4、3-5と3-6をそれぞれ第1組、第2組、第3組としてグループ分けし、各組の出力側に加算回路15-1、15-2、15-3を設け、その加算回路15-1を除き、加算回路15-2の出力側に $30^\circ$ 位相回転回路16-1、加算回路15-3の出力側に $90^\circ$ 位相回転回路16-2を設け、各組の出力信号をI・Q座標上において $90^\circ/n$ ずつ位相回転させたものである。他の構成動作は、前記実施の形態1、実施の形態2と同様であり、同一の効果が得られるので、重複説明を省略する。

【0053】実施の形態5。図11はこの発明の実施の形態5によるCDMA通信装置の構成を示すブロック図であり、拡散変調回路3-1、3-2の出力側に帯域制限フィルタ（帯域制限回路）23-1、23-2を設けたもので、他の構成は図1に示す実施の形態1と同じであるから同一部分には同一符号を付して重複説明を省略する。

【0054】次に動作について説明する。一般に拡散変調回路3-1、3-2で拡散されたパルス状の出力信号は、そのまま送出すると、帯域が広がるため、隣接チャンネル漏洩電力が増大することになる。そこで、拡散変調回路3-1、3-2の出力信号の帯域を帯域制限フィルタ23-1、23-2で制限するものである。なお、帯域制限フィルタとしては、cos（コサイン）ロールオフ・ナイキスト・フィルタ、ルート・コサイン・ロールオフ・ナイキスト・フィルタ、ガウス・フィルタといった特性を持つものを使用する。

【0055】実施の形態6。図12はこの発明の実施の形態6によるCDMA通信装置の構成を示すブロック図であり、帯域制限フィルタ23-1、23-2を位相回転回路12の出力側に設けたもので、他の構成は図11に示す実施の形態5と同一構成で同一作用効果が得られるから、同一部分には同一符号を付して重複説明を省略する。

【0056】実施の形態7。図13はこの発明の実施の形態7によるCDMA通信装置の構成を示すブロック図であり、帯域制限フィルタ23-1、23-2を加算回路5-I、5-Qの出力側に設けたもので、他の構成は図11に示す実施の形態5と同一構成で同一作用効果が得られるから、同一部分には同一符号を付して重複説明を省略する。

【0057】実施の形態8。以上の各実施の形態においては、位相回転回路は予め規定された係数 $\cos \theta$ 、 $\sin \theta$ を用いているが、これを外部より任意に変更可変可能に構成することもできる。このように構成すれ

ば、チャンネル数の変更に対応することができる。  
つまり、チャンネル数の変更を自由に行うことができる。

【0058】

【発明の効果】以上のように、請求項1記載の発明によれば、チャンネル数 $n$ の送信データをチャンネル毎にそれぞれ異なる拡散符号により拡散変調し、この拡散変調出力信号の $I \cdot Q$ 座標上位置を $90^\circ / n$ ずつ回転させるように構成したので、電力増幅器の入力のピーク電力を低減することができ、電力増幅器の非線形性の影響を受け難くなり、電力増幅器の動作点をより飽和に近づけて効率よく増幅することが可能となる。この結果、従来装置と同じ効率とすれば、隣接チャンネル漏洩電力を少なくできる効果がある。

【0059】また、各 $ch$ の拡散符号として互いに直交した符号系列を用いれば、位相回転後にも $ch$ および $I \cdot Q$ 間の干渉は生じず、しかも従来装置の振幅制限のような非線形操作を伴わないため、受信特性は劣化しない等の効果がある。

【0060】請求項2記載の発明によれば、チャンネル数 $n$ の送信データをチャンネル毎にそれぞれ異なる拡散符号により拡散変調し、この拡散変調出力信号を2以上のグループに分け、そのグループごとの出力信号の $I \cdot Q$ 座標上位置を $90^\circ / \text{グループ数}$ ずつ回転させるように構成したので、多チャンネルにおいても容易に電力増幅器の入力のピーク電力を低減することができ、前記と同様の効果がある。

【0061】請求項3記載の発明によれば、拡散変調出力信号の位相回転である $90^\circ / n$ または $90^\circ / \text{グループ数}$ を任意に変更可能に構成したので、チャンネル数の変更に対応することができる。つまり、チャンネル数の変更を自由に行うことができる効果がある。

【0062】請求項4記載の発明によれば、拡散変調出力信号を帯域制限後に直交変調するように構成したので、拡散変調出力信号の帯域の広がりによる隣接チャンネル漏洩電力の増大を抑制できる効果がある。

【0063】請求項5記載の発明によれば、チャンネル数 $n$ の送信データをチャンネル毎にそれぞれ異なる拡散符号により変調する拡散変調回路と、この拡散変調回路の拡散変調出力信号の $I \cdot Q$ 座標上位置を $90^\circ / n$ ずつ回転させる位相回転回路を有する構成としたので、電力増幅器の入力のピーク電力を低減することができ、電力増幅器の非線形性の影響を受け難くなり、電力増幅器の動作点をより飽和に近づけて効率よく増幅することが可能となる。この結果、従来装置と同じ効率とすれば、隣接チャンネル漏洩電力を少なくできる効果がある。

【0064】また、各 $ch$ の拡散符号として互いに直交した符号系列を用いれば、位相回転後にも $ch$ および $I \cdot Q$ 間の干渉は生じず、しかも従来装置の振幅制限のような非線形操作を伴わないため、受信特性は劣化しない等の効果がある。

【0065】請求項6記載の発明によれば、チャンネル数 $n$ の送信データをチャンネル毎にそれぞれ異なる拡散符号により変調する拡散変調回路と、この拡散変調回路の拡散変調出力信号を2以上のグループに分け、そのグループごとの出力信号の $I \cdot Q$ 座標上位置を $90^\circ / \text{グループ数}$ ずつ回転させる位相回転回路を有する構成としたので、多チャンネルにおいても容易に電力増幅器の入力のピーク電力を低減することができ、前記と同様の効果がある。

【0066】請求項7記載の発明によれば、拡散変調出力信号の位相回転である $90^\circ / n$ または $90^\circ / \text{グループ数}$ を任意に変更可能とした位相回転回路を有する構成としたので、チャンネル数の変更に対応することができる。つまり、チャンネル数の変更を自由に行うことができる効果がある。

【0067】請求項8記載の発明によれば、拡散変調出力信号を2以上のグループに分け、そのグループごとの出力の $I \cdot Q$ 座標上位置を $90^\circ / \text{グループ数}$ ずつ回転させる位相回転回路と、この位相回転回路の出力を加算する加算回路とを有する構成としたので、多チャンネルにおいても容易に電力増幅器の入力のピーク電力を低減することができる効果がある。

【0068】請求項9記載の発明によれば、拡散変調出力信号を2以上のグループに分け、そのグループごとに加算する加算回路と、この加算回路の出力信号の $I \cdot Q$ 座標上位置を $90^\circ / \text{グループ数}$ ずつ回転させる位相回転回路とを有する構成としたので、多チャンネルにおいても容易に電力増幅器の入力のピーク電力を低減することができる効果がある。

【0069】請求項10記載の発明によれば、拡散変調出力信号の帯域を制限する帯域制限回路を有する構成としたので、拡散変調出力信号の帯域の広がりによる隣接チャンネル漏洩電力の増大を抑制できる効果がある。

【0070】請求項11記載の発明によれば、帯域制限回路を位相回転回路の入力側に設けるように構成したので、拡散変調出力信号の帯域の広がりによる隣接チャンネル漏洩電力の増大を抑制できる効果がある。

【0071】請求項12記載の発明によれば、帯域制限回路を位相回転回路の出力側に設けるように構成したので、拡散変調出力信号の帯域の広がりによる隣接チャンネル漏洩電力の増大を抑制できる効果がある。

【0072】請求項13記載の発明によれば、帯域制限回路を加算回路の出力側に設けるように構成したので、拡散変調出力信号の帯域の広がりによる隣接チャンネル漏洩電力の増大を抑制できる効果がある。

【図面の簡単な説明】

【図1】 この発明の実施の形態1によるCDMA通信装置の構成を示すブロック図である。

【図2】 位相回転回路の構成を示すブロック図である。

【図3】 位相回転回路の動作説明図である。

【図4】 従来装置と実施の形態1による拡散変調回路の出力信号の加算状態を対比説明する図である。

【図5】 従来装置と実施の形態1による装置における2チャンネルの加算状態の対比テーブルである。

【図6】 従来装置と実施の形態1による装置における2チャンネルの加算状態のIQ座標上における出力信号位置を示す図である。

【図7】 この発明の実施の形態2によるCDMA通信装置の構成を示すブロック図である。

【図8】 従来装置と実施の形態2による装置における3チャンネルの加算状態のIQ座標上における出力信号位置を示す図である。

【図9】 この発明の実施の形態3によるCDMA通信装置の構成を示すブロック図である。

【図10】 この発明の実施の形態4によるCDMA通信装置の構成を示すブロック図である。

【図11】 この発明の実施の形態5によるCDMA通信装置の構成を示すブロック図である。

【図12】 この発明の実施の形態6によるCDMA通信装置の構成を示すブロック図である。

【図13】 この発明の実施の形態7によるCDMA通信装置の構成を示すブロック図である。

【図14】 従来のCDMA通信装置の構成を示すブロック図である。

【図15】 複数チャンネルの多重化説明図である。

【図16】 直交変調回路の構成を示すブロック図である。

【図17】 入力に対する出力、効率、通過位相の特性図である。

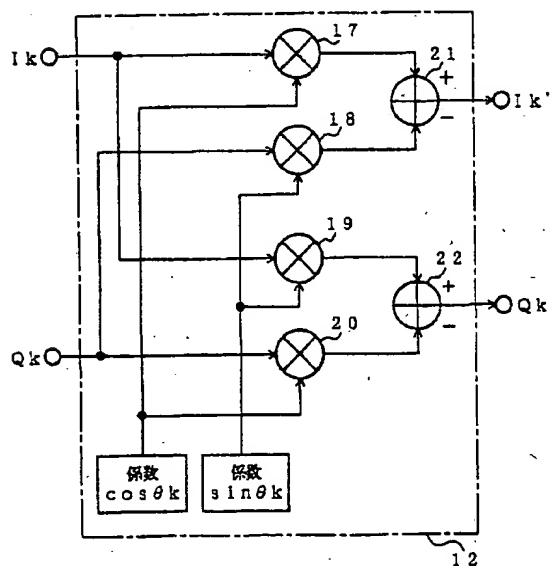
【図18】 周波数に対する電力増幅器出力信号のスペクトル図である。

【図19】 従来の他のCDMA通信装置の構成を示すブロック図である。

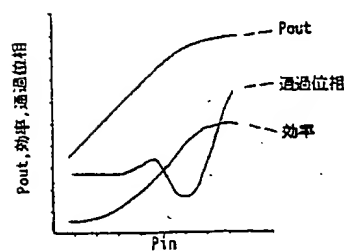
【符号の説明】

3-1~3-n 拡散変調回路、5-I, 5-Q, 15-1~15-3 加算回路、8 直交変調回路、10 電力増幅器（電力増幅回路）、12, 13-1~13-n, 14-1~14-4, 16-1, 16-2 位相回転回路、23-1, 23-2 帯域制限フィルタ（帯域制限回路）。

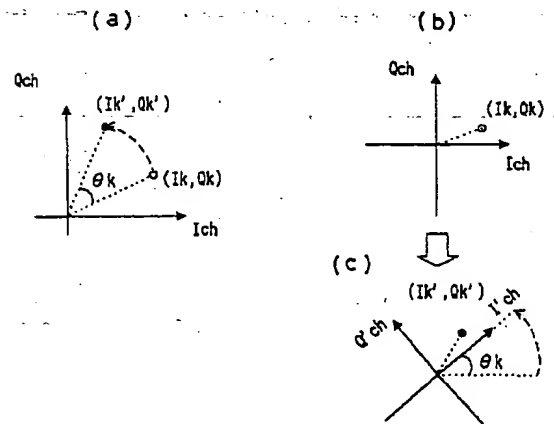
【図2】



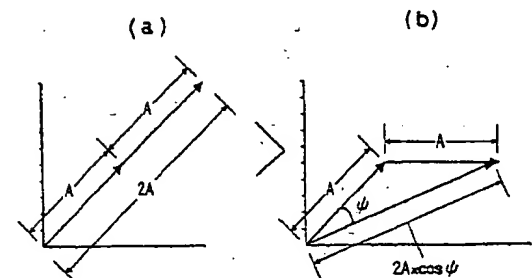
【図17】



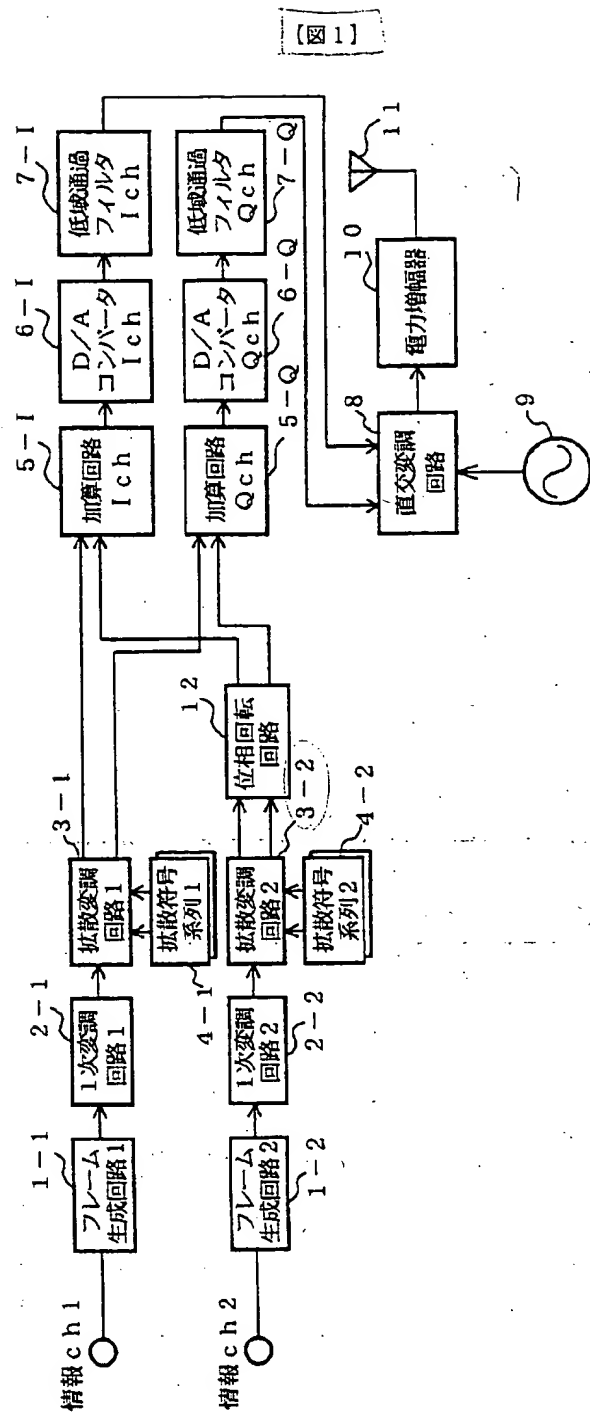
【図3】



【図4】







10: 電力増幅器 (電力増幅回路)

【図5】

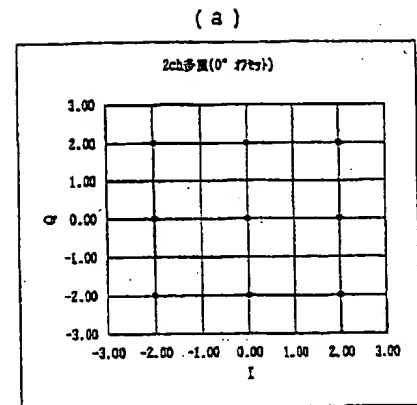
(a)

多重化=2  
0° 77° 11° 多重

CH-1		CH-2		多重化		power
I/Q	I/Q	I/Q	I/Q	I/Q	I/Q	
-1	-1	-1	-1	-2	-2	8
-1	-1	-1	-1	-2	0	4
-1	-1	1	-1	0	-2	4
-1	-1	1	1	0	0	0
-1	1	-1	-1	-2	0	4
-1	1	-1	1	-2	2	8
-1	1	1	-1	0	0	0
-1	1	1	1	0	2	4
1	-1	-1	-1	0	-2	4
1	-1	-1	1	0	0	0
1	-1	-1	1	2	-2	8
1	1	1	-1	2	0	4
1	1	1	1	0	0	0
1	1	1	1	0	2	4
1	1	1	1	2	0	4
1	1	1	1	2	2	8

4 (平均)

【図6】



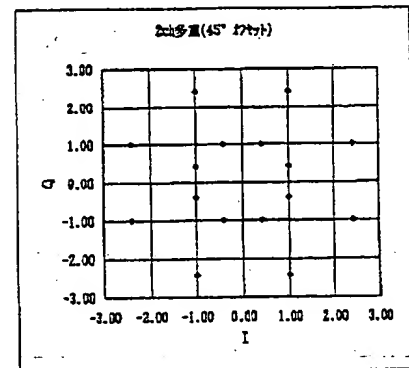
(b)

45° 77° 11° 多重

CH-1		CH-2		CH-2 +45deg		多重化		power
I/Q	I/Q	I/Q	I/Q	I/Q	I/Q	I/Q		
-1	-1	-1	-1	0.00	-1.41	-1.00	-2.41	6.83
-1	-1	-1	1	-1.41	0.00	-2.41	-1.00	6.83
-1	-1	1	-1	1.41	0.00	0.41	-1.00	1.17
-1	-1	1	1	0.00	1.41	-1.00	0.41	1.17
-1	1	-1	-1	0.00	-1.41	-1.00	-0.41	1.17
-1	1	-1	1	-1.41	0.00	-2.41	1.00	6.83
-1	1	1	-1	1.41	0.00	0.41	1.00	1.17
-1	1	1	1	0.00	1.41	-1.00	2.41	6.83
1	-1	-1	-1	0.00	-1.41	-1.00	-2.41	6.83
1	-1	-1	1	-1.41	0.00	-0.41	-1.00	1.17
1	-1	1	-1	1.41	0.00	2.41	-1.00	6.83
1	-1	1	1	0.00	1.41	1.00	0.41	1.17
1	1	-1	-1	0.00	-1.41	1.00	-0.41	1.17
1	1	-1	1	-1.41	0.00	-0.41	1.00	1.17
1	1	1	-1	1.41	0.00	2.41	1.00	6.83
1	1	1	1	0.00	1.41	1.00	2.41	6.83

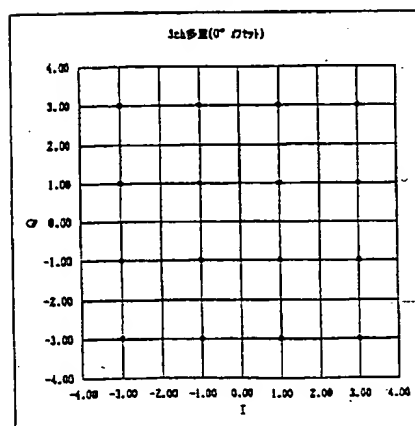
4.00 (平均)

(b)

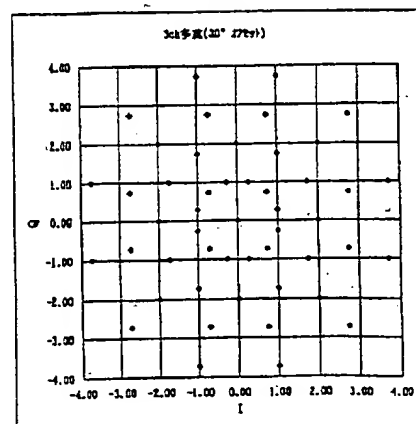


【図8】

(a)



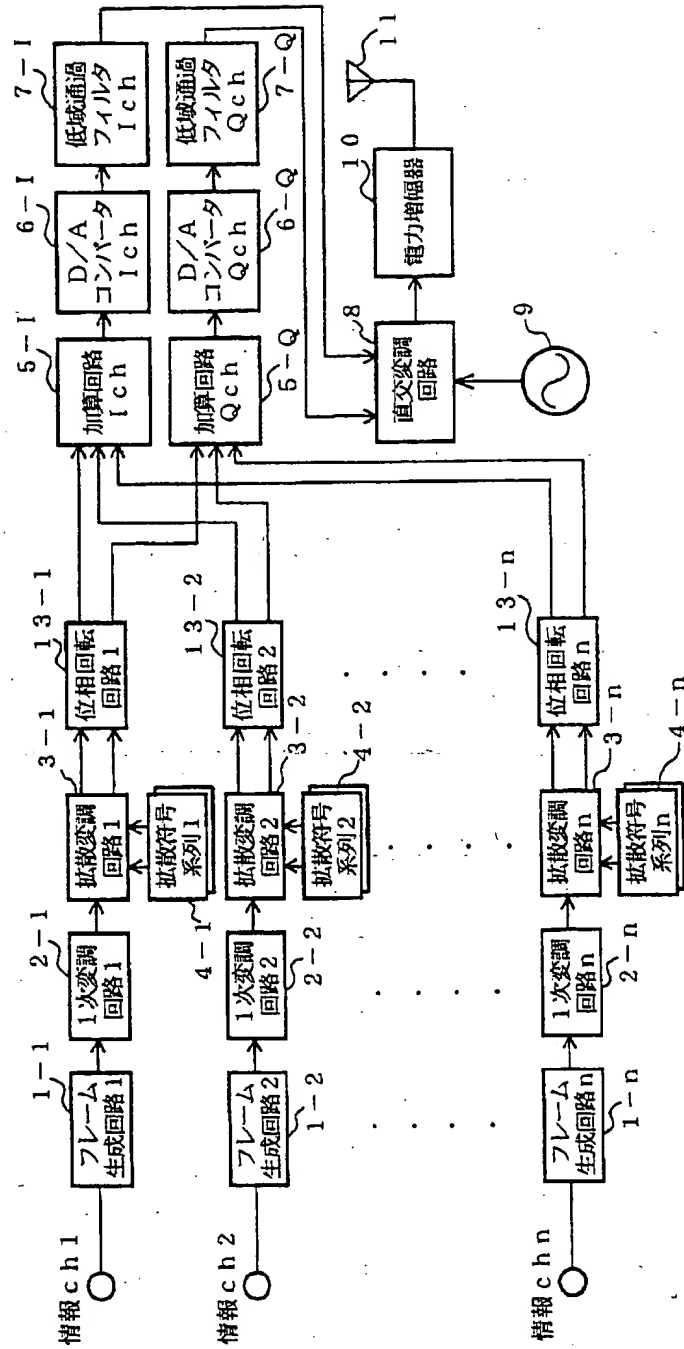
(b)



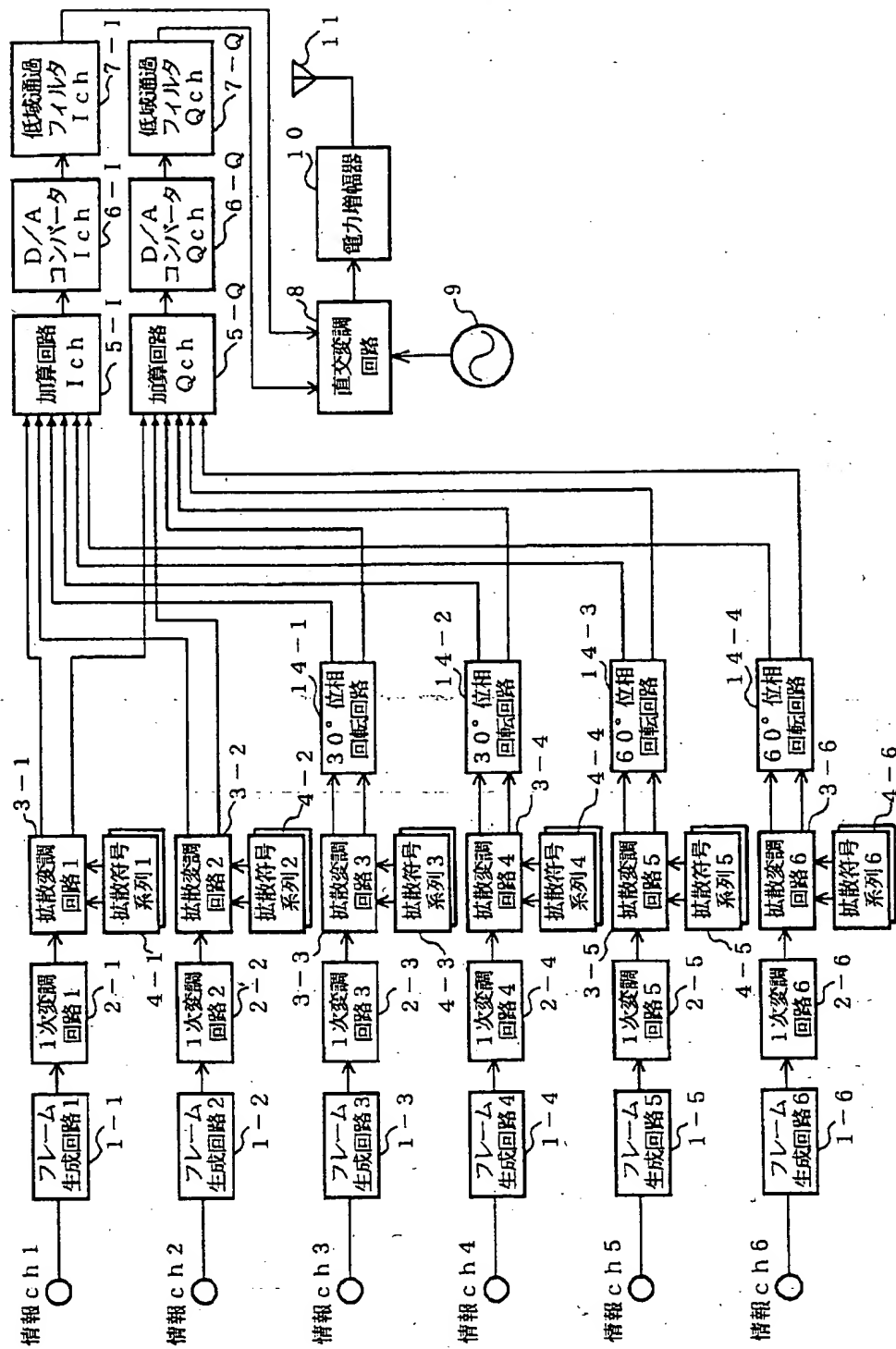
ピークパワー= 18

ピークパワー= 14.9282

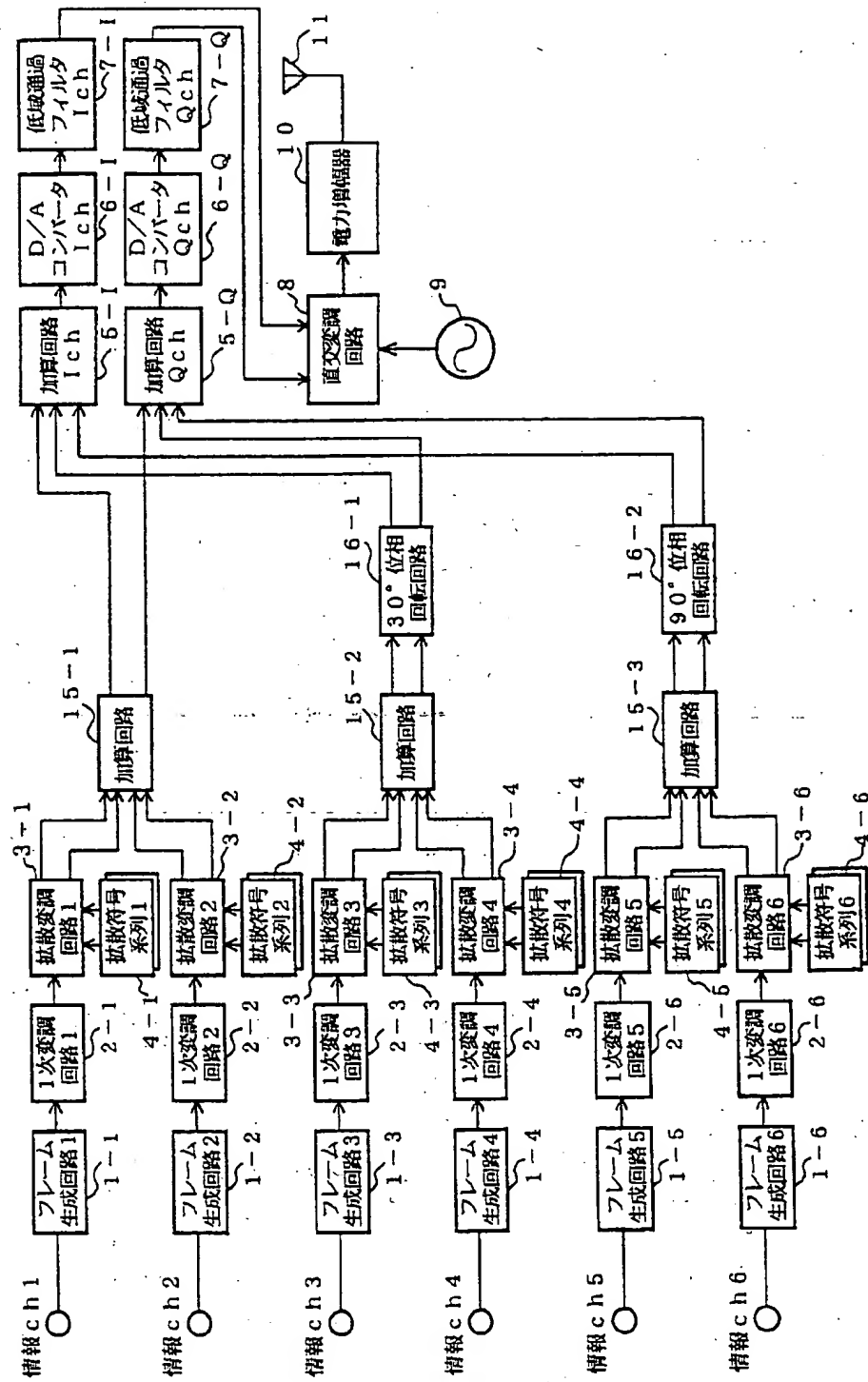
【図7】



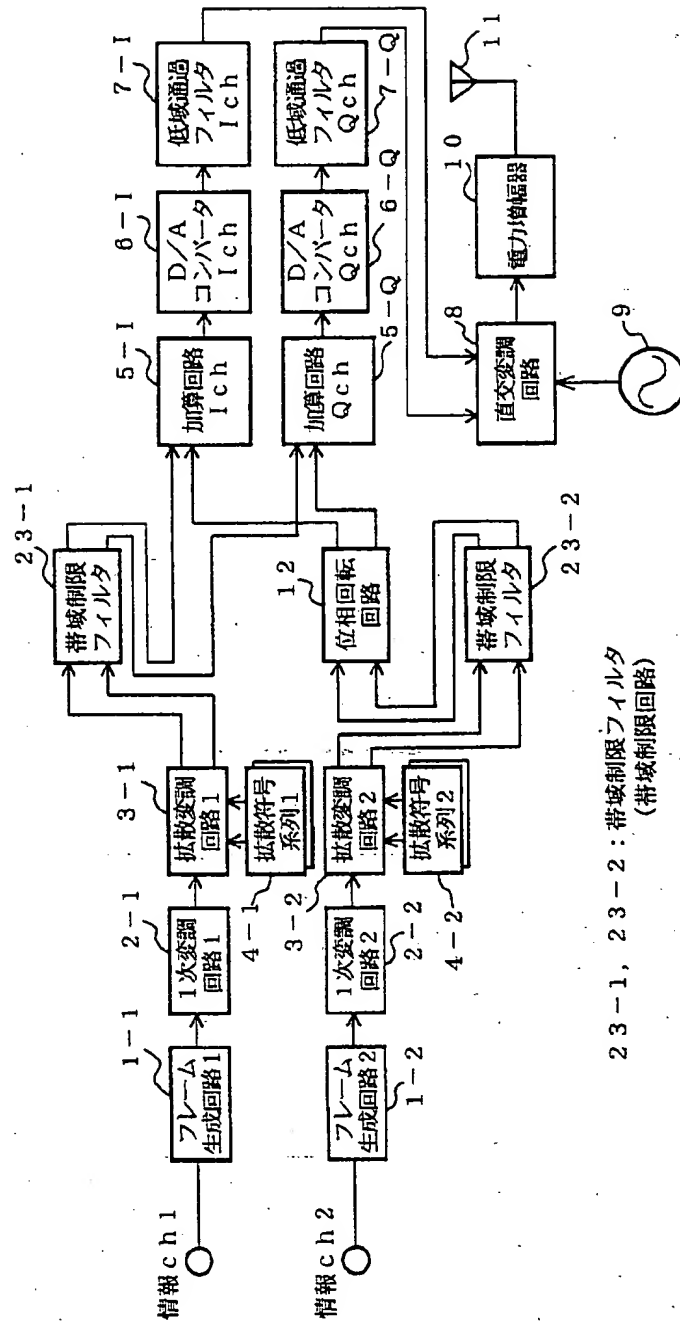
[図9]



(図10)

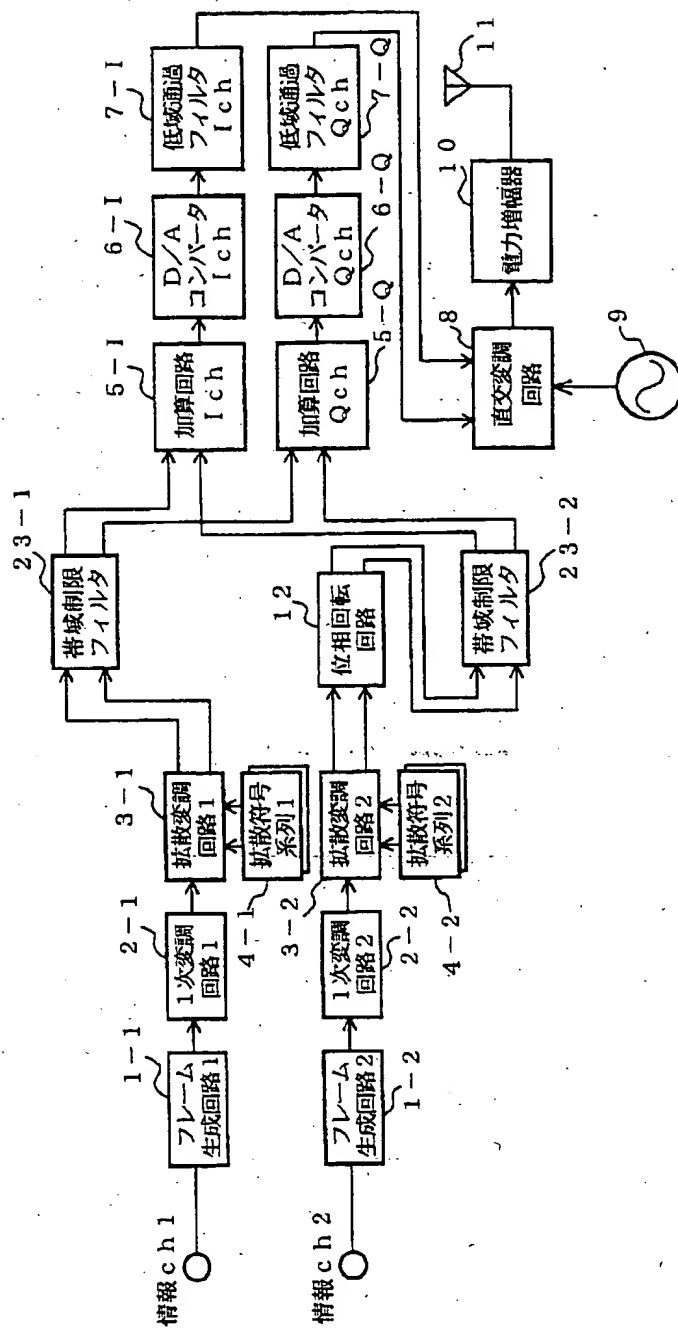


【図11】

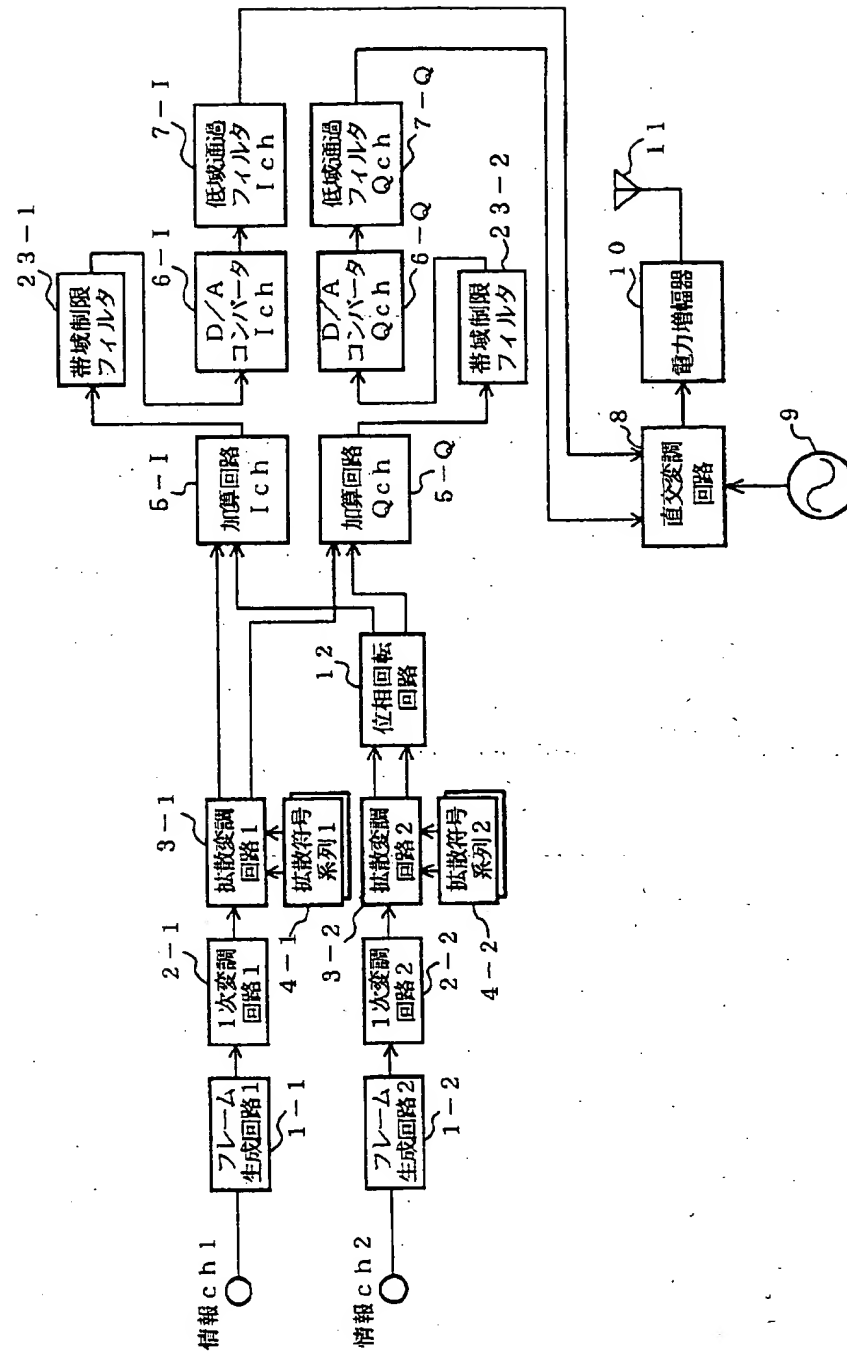


23-1, 23-2: 帯域制限フィルタ  
(帯域制限回路)

【図12】

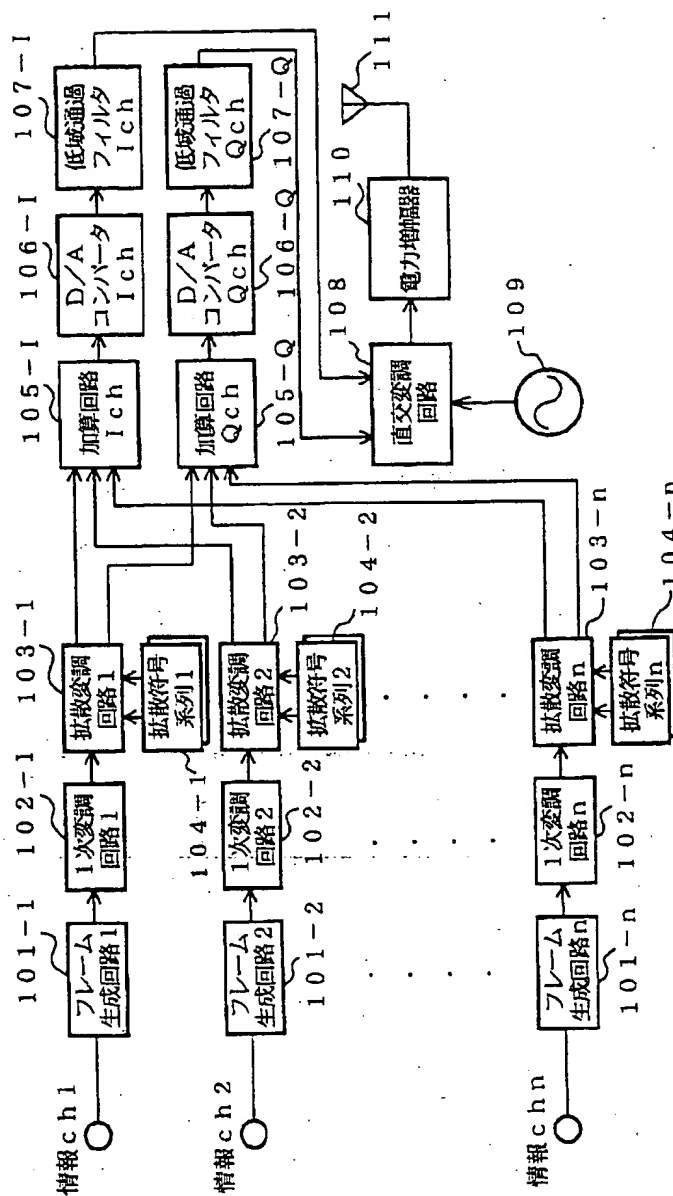


【图 1-3】

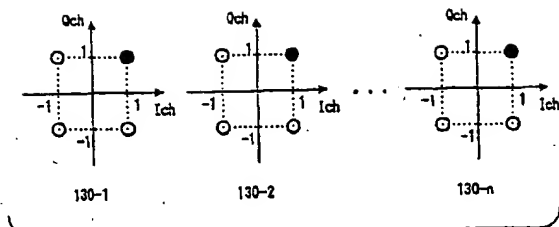




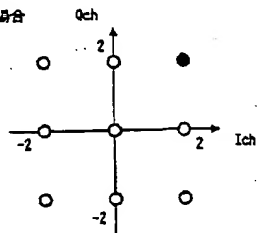
【図14】



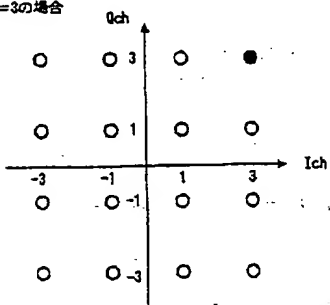
【図15】



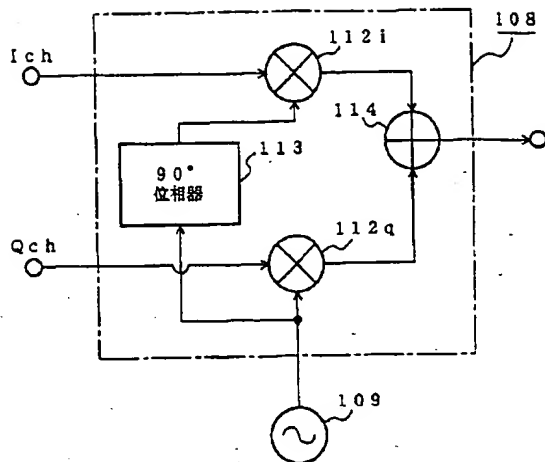
150-(i) n=2の場合



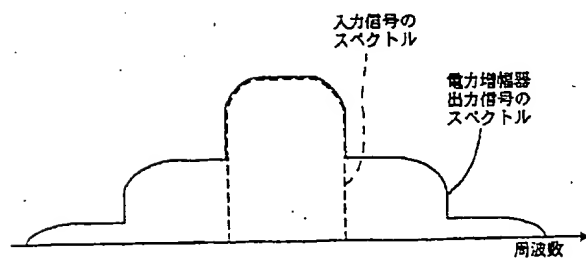
150-(ii) n=3の場合



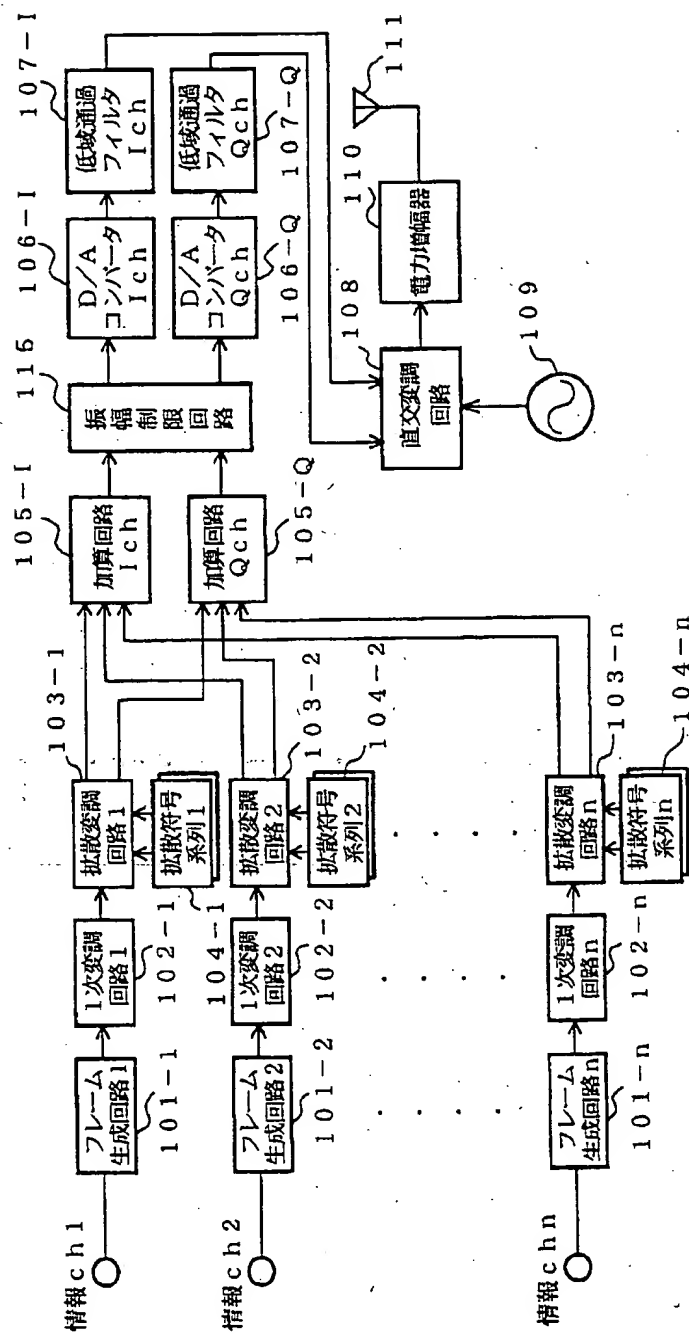
【図16】



【図18】



(図19)



**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☒ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER: \_\_\_\_\_**

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**